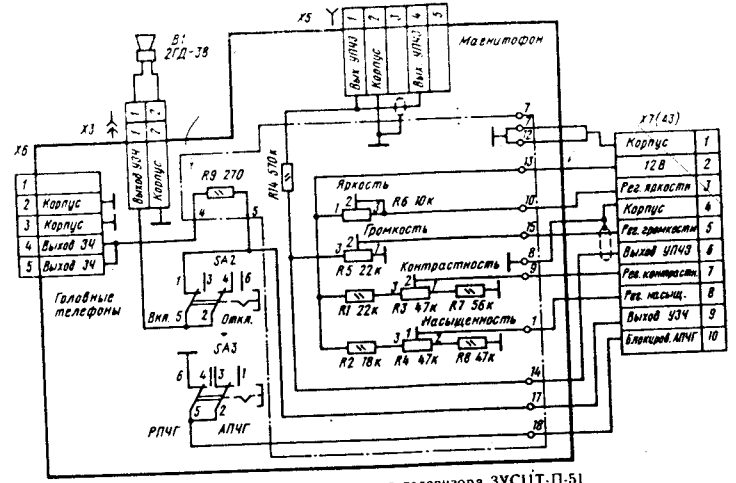
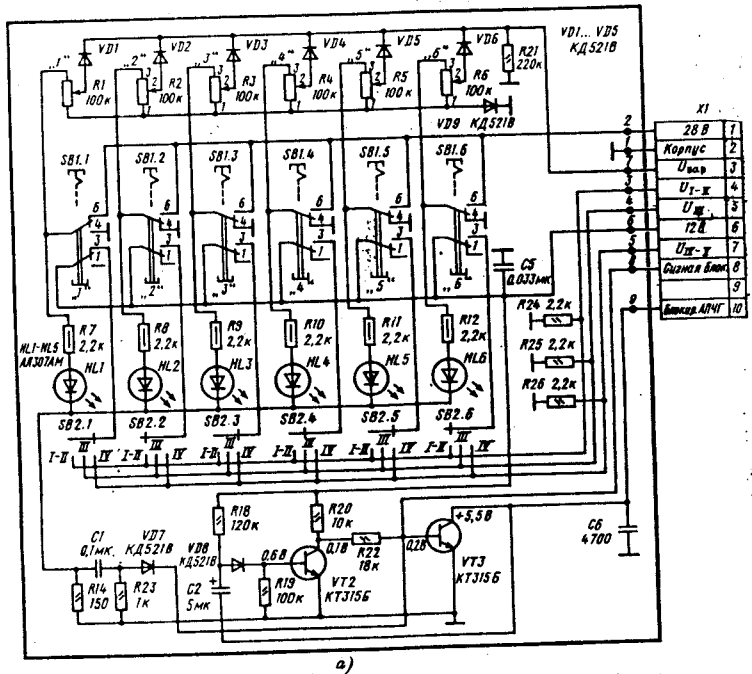


4УПЦТ-51
(3УСЦТ-П-51)

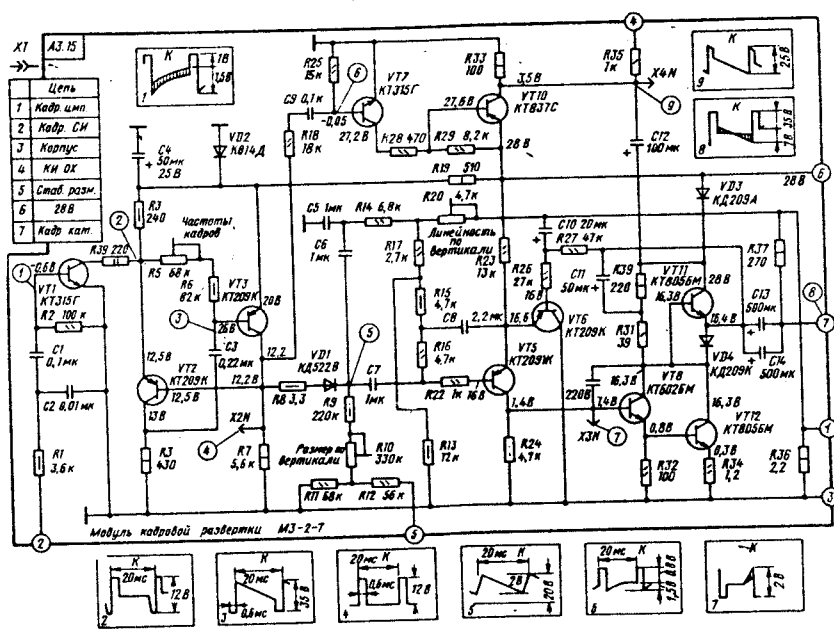
«РЕКОРД ВЦ-311»;
«Фотон Ц-220,320»;
«Витязь Ц-220,222»



Принципиальная схема блока управления телевизора ЗУСЦТ-П-51



Принципиальная схема блока КВ-2-1 (а) и отличия в схеме от более ранней модели (б)



Принципиальная схема модуля кадровой развертки МЗ-2-7

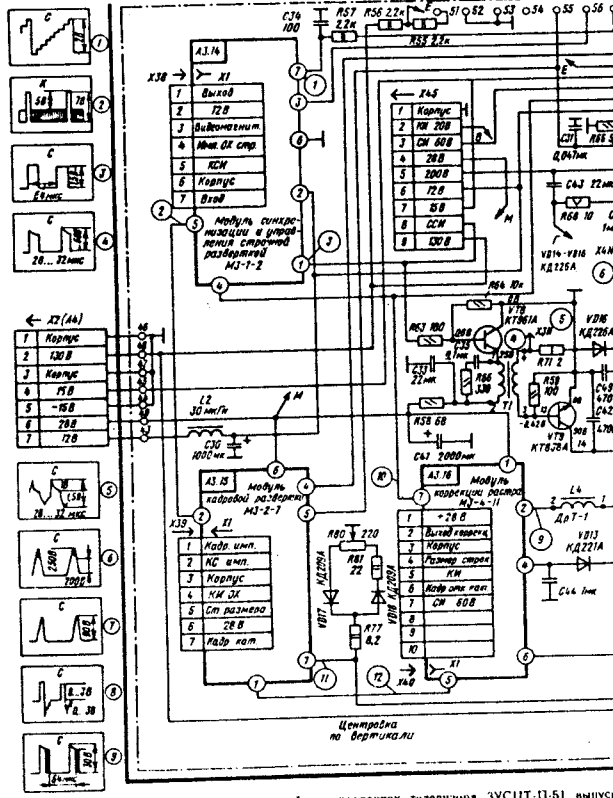
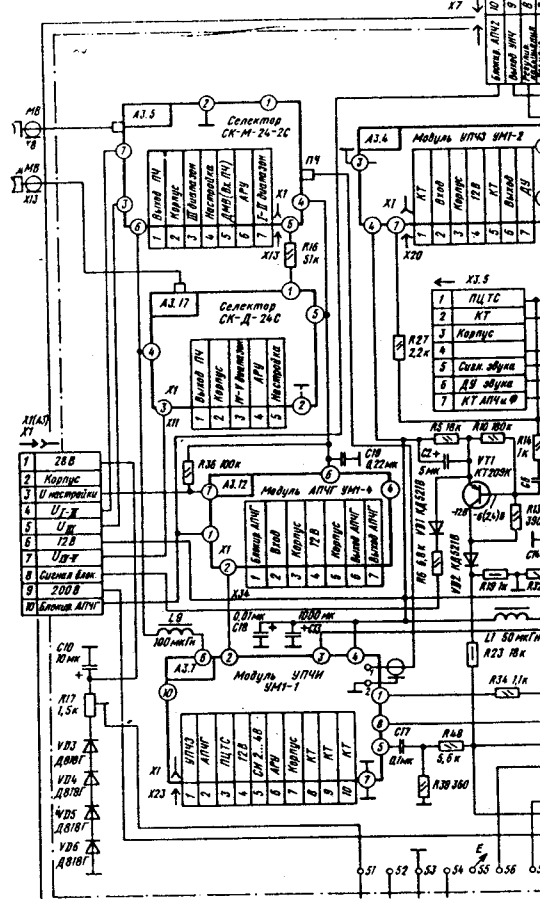


Рис 6.17. Принципиальная схема устройства развертки телевизора ЗУСЦТ-П-51 выпуска 1985 г.

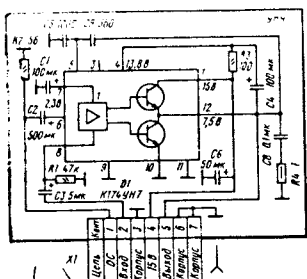
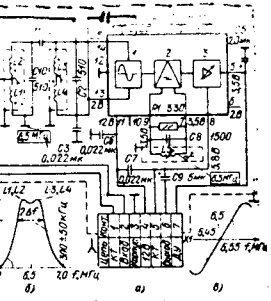


рис. 4.10. Принципиальная схема модуля УПЧ4

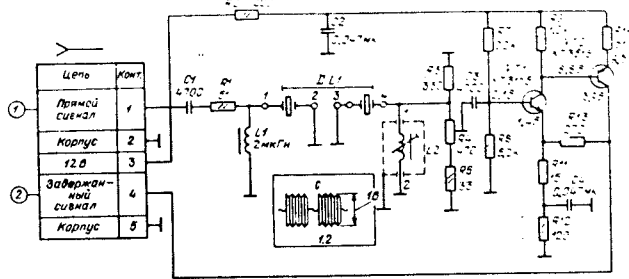
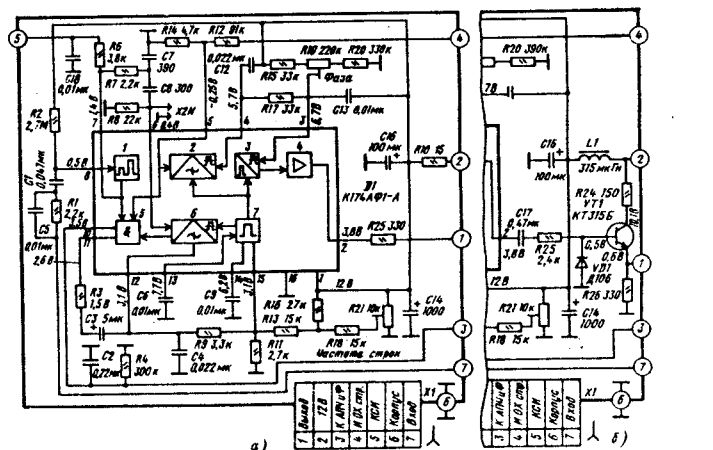
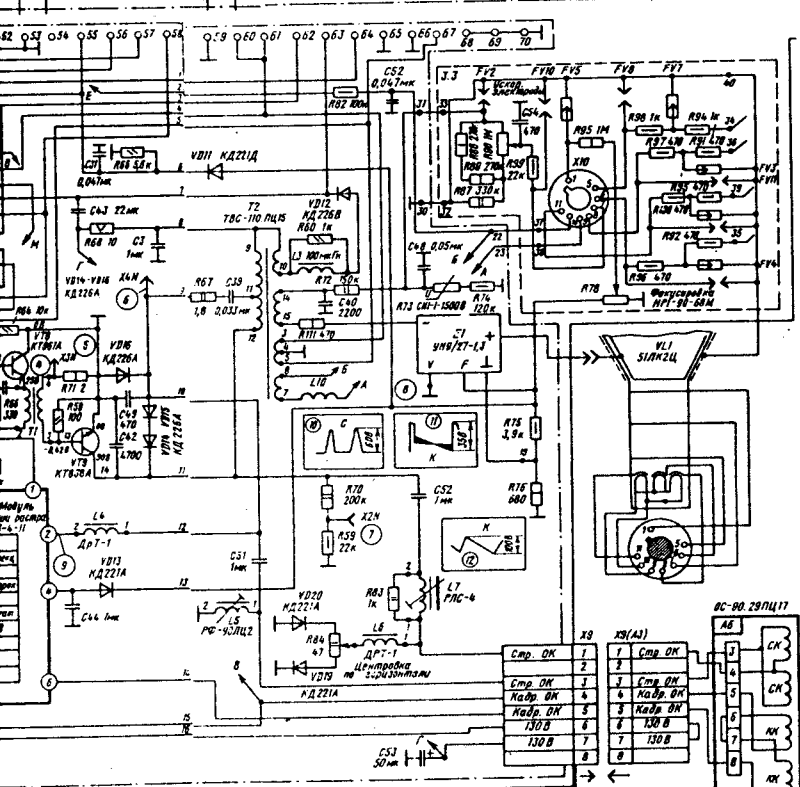
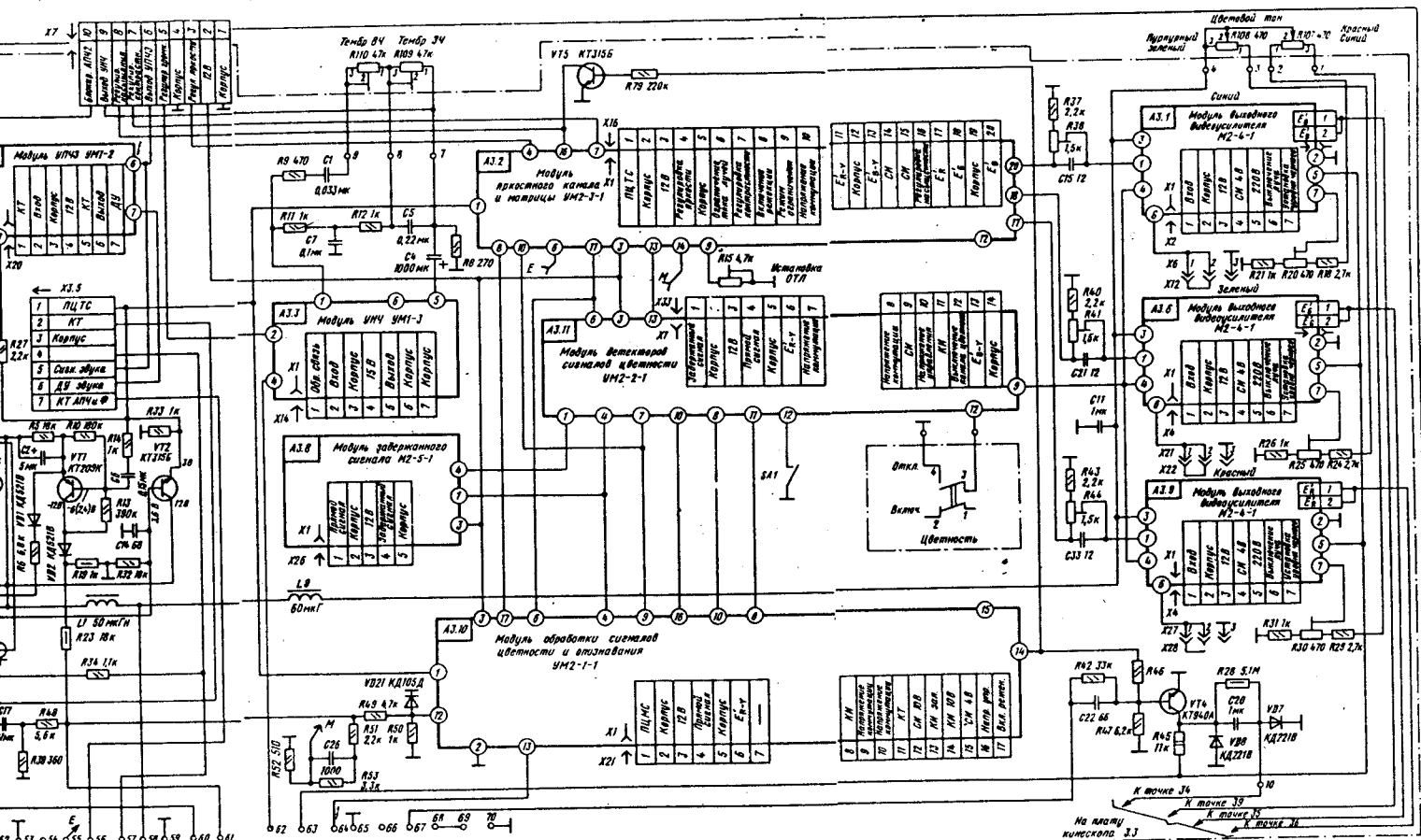
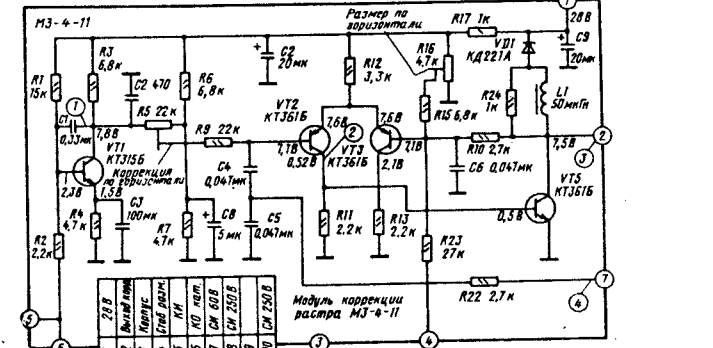


рис. 5.11. Принципиальная схема модуля задержанного сигнала М2-5-1



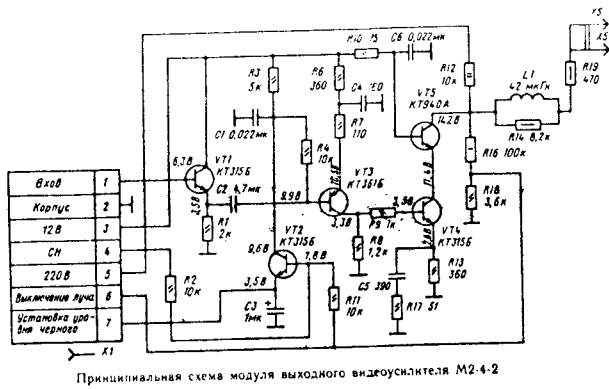
Принципиальная схема модуля синхронизации и управления строчной разверткой М3-4-11 (а) и отличия в схеме модуля более ранних выпусков (б)



Модуль коррекции раскра М3-4-11

ЗУСЦПТ-П-51 выпуска после

Принципиальная схема модуля коррекции раскра М3-4-11

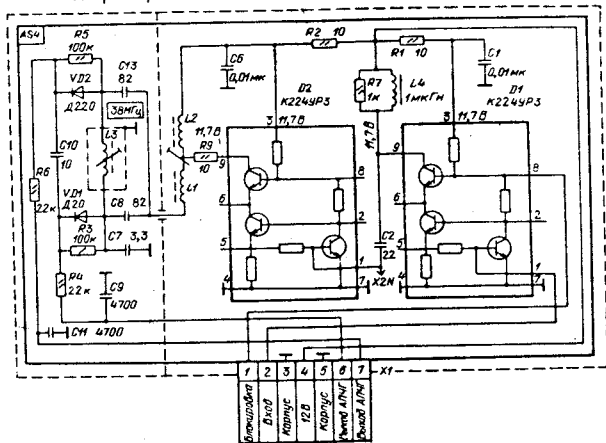


Принципиальная схема модуля выходного видеосигнала M2-4-2

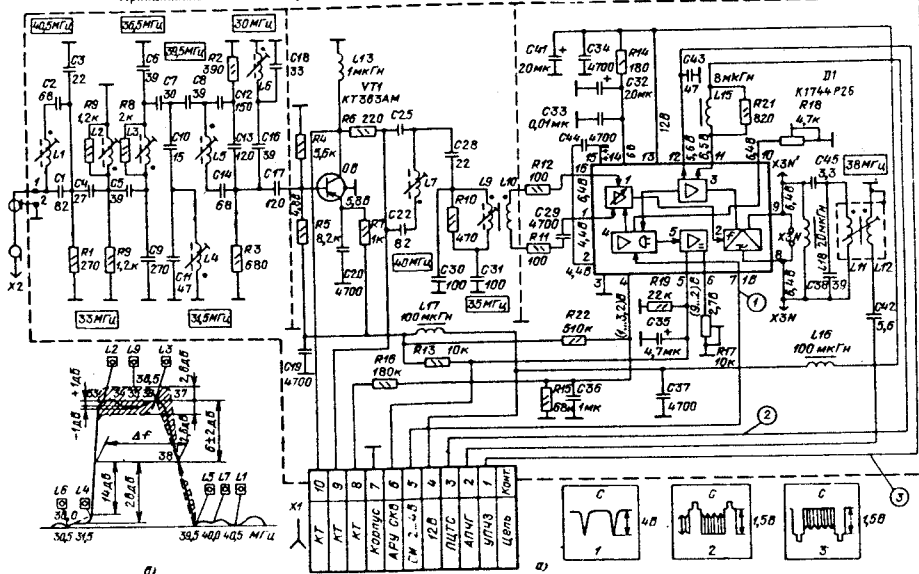
схема модуля выходного видеосигнала M2-4-2, который полностью взаимозаменяем модулем M2-4-1. Особенностью схемы являются увеличение коллекторной нагрузки транзистора VT5 до 10 кОм и каскодное включение транзисторов VT4 и VT5, что позволило уменьшить потребляемую модулем мощность на 3 ... 4 Вт.

Каналы цветности и яркости телевизора ЗУСЦТ-П-51

Каналы цветности и яркости телевизора ЗУСЦТ-П-51 (см. рис. 4.13) выполнены на унифицированных модулях. Единственным отличием от схемы, применяемой в телевизорах УПИМЦТ, является наличие транзистора VT5, коллектор которого присоединен к контакту 16 соединителя X18(2) модуля яркостного канала и матрицы. На базу транзистора VT5 во время обратного хода кадровой развертки с контакта 14 модуля обработки сигналов цветности и опознавания поступают импульсы положительной полярности. При этом транзистор открывается, прекращая поступление регулирующего напряжения с блока управления, что способствует сохранению баланса белого цвета в верхней части раstra.



Принципиальная схема модуля А114Т



Принципиальная схема модуля УПИИ

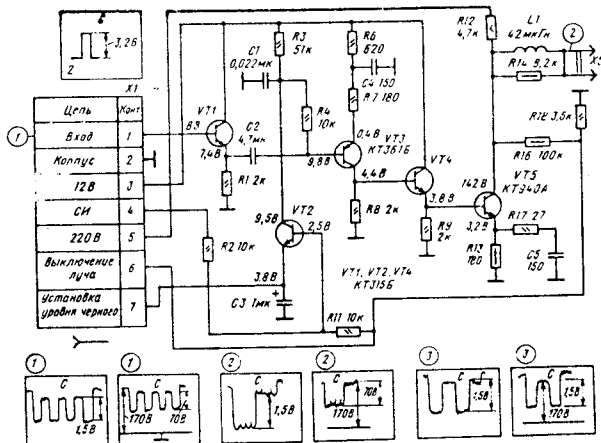
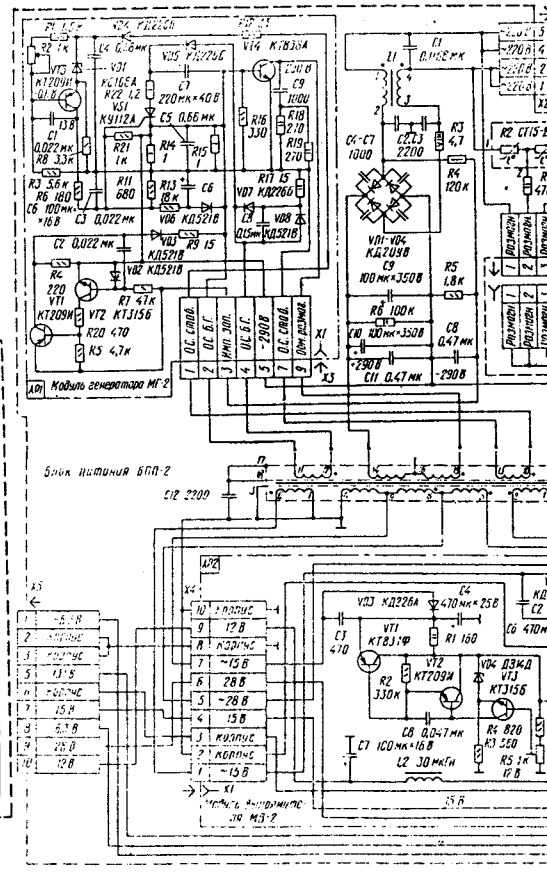


Рис. 5.16 Принципиальная схема модуля выходного видеосигнала M2-4-1

На транзисторе VT4 собран каскад формирования импульсов гашения на время обратных ходов строчной и кадровой разверток.

С вывода 14 модуля УМ2-1-1 через резистор R46 на базу транзистора VT4 поступают импульсы кадровой частоты положительной полярности, а с вывода 5 обмотки 3—5 трансформатора VT2 (см. рис. 4.13) через перемычку 67—67 и цепь R42, C22—импульсы обратного хода строчной развертки. Эти импульсы открывают транзистор VT4, и на его коллекторе образуется сигнал отрицательной полярности размахом 180...200 В, который через конденсатор C20 поступает на модуляторы кинескопа.

Диод VD8 предназначен для защиты транзистора VT4 от пробоев при прострелах в кинескопе. Диод VD7 ограничивает верхнее значение напряжения на модуляторах кинескопа на нулевом уровне, обеспечивая необходимое смещение между модуляторами и катодами кинескопа.



Принципиальная схема блока питания БПП-2 телевизора

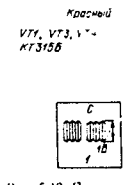


Рис. 5.12 Принципиальная схема модуля А114Т

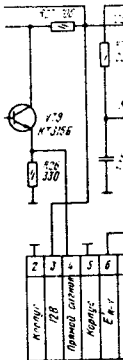


Рис. 5.12 Принципиальная схема модуля А114Т

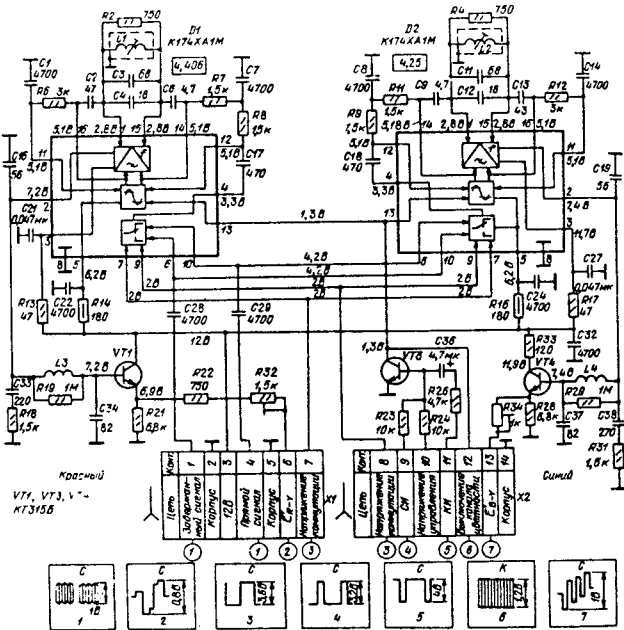


Рис. 5.12. Принципиальная схема модуля детектора сигналов цветности УМ2-2-1

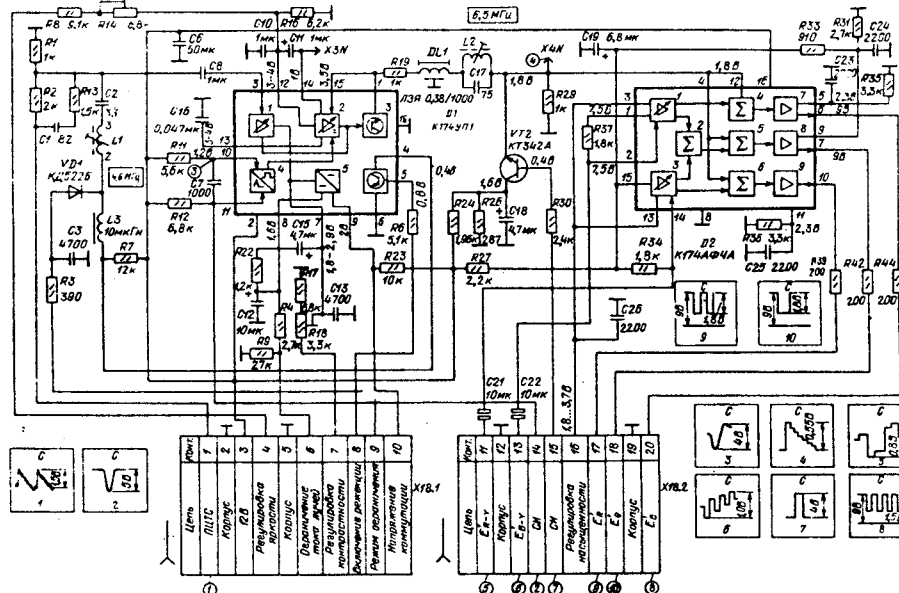


Рис. 5.13. Принципиальная схема цветности канала и матрицы УМ2-3-1

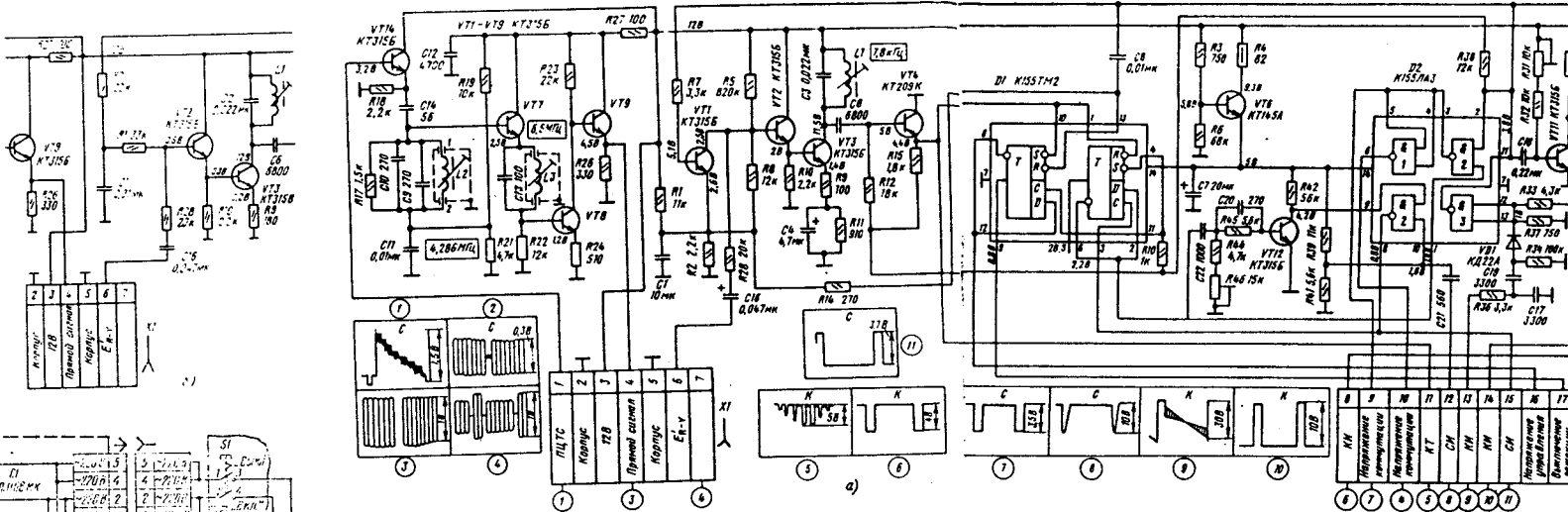


Рис. 5.9. Принципиальная схема модуля УМ2-1-1 (а) и изменения в схеме модуля УМ2-1-1, введенные во второй половине 1986 г. (б)

